

#5  
JC525 U.S. PTO  
09/49/631  
01/24/00  


日本特許庁  
PATENT OFFICE  
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されて  
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed  
with this Office.

出願年月日  
Date of Application:

1999年 1月26日

出願番号  
Application Number:

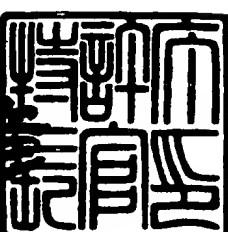
平成11年特許願第016823号

出願人  
Applicant(s):

東芝テック株式会社

2000年 1月 7日

特許庁長官  
Commissioner,  
Patent Office

近藤 隆一  


【書類名】 特許願  
【整理番号】 A009807827  
【提出日】 平成11年 1月26日  
【あて先】 特許庁長官 殿  
【国際特許分類】 G06F 19/00  
【発明の名称】 回路網のシミュレーション方法及びシミュレーション装置並びにシミュレーションプログラムを記録したコンピュータ読み取り可能な記録媒体  
【請求項の数】 9  
【発明者】  
【住所又は居所】 静岡県三島市南町6番78号 東芝テック株式会社技術研究所内  
【氏名】 宇佐美 豊  
【発明者】  
【住所又は居所】 静岡県三島市南町6番78号 東芝テック株式会社技術研究所内  
【氏名】 小林 崇  
【特許出願人】  
【識別番号】 000003562  
【氏名又は名称】 東芝テック株式会社  
【代理人】  
【識別番号】 100058479  
【弁理士】  
【氏名又は名称】 鈴江 武彦  
【電話番号】 03-3502-3181  
【選任した代理人】  
【識別番号】 100084618  
【弁理士】  
【氏名又は名称】 村松 貞男

【選任した代理人】

【識別番号】 100068814

【弁理士】

【氏名又は名称】 坪井 淳

【選任した代理人】

【識別番号】 100092196

【弁理士】

【氏名又は名称】 橋本 良郎

【選任した代理人】

【識別番号】 100091351

【弁理士】

【氏名又は名称】 河野 哲

【選任した代理人】

【識別番号】 100088683

【弁理士】

【氏名又は名称】 中村 誠

【選任した代理人】

【識別番号】 100070437

【弁理士】

【氏名又は名称】 河井 将次

【手数料の表示】

【予納台帳番号】 011567

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9709799

【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 回路網のシミュレーション方法及びシミュレーション装置  
並びにシミュレーションプログラムを記録したコンピュータ読取り可能な記録媒体

【特許請求の範囲】

【請求項1】 複数の回路素子の電気的機能を表わす素子セルと各回路素子を繋ぐ配線を表わす接続パイプとを設定し、回路網の電流を前記接続パイプで単位時間当たりに移動する粒子数として定義するとともに回路網の電圧を前記接続パイプを規定容積としてそのパイプ内に存在する粒子数として定義し、前記素子セルに接続している接続パイプの状態を参照して前記各回路素子の電気的機能を表現するルールを予め素子セル毎に設定し、前記各回路素子の素子セルについて、設定したルールに従って前記素子セルに接続した接続パイプ間への粒子の受け渡しを行い、その接続パイプでの単位時間当たりに通過する粒子数とその接続パイプ内の粒子数を更新し、これを繰返すことにより回路網の状態をシミュレートすることを特徴とする回路網のシミュレーション方法。

【請求項2】 複数の回路素子の電気的機能を表わす素子セルと配線上の電気的交点の機能を表わす交点セルと各回路素子及び配線上の電気的交点を繋ぐ配線を表わす接続パイプとを設定し、回路網の電流を前記接続パイプで単位時間当たりに移動する粒子数として定義するとともに回路網の電圧を前記接続パイプを規定容積としてそのパイプ内に存在する粒子数として定義し、前記素子セルに接続している接続パイプの状態を参照して前記各回路素子の電気的機能を表現するルールを予め素子セル毎に設定し、前記交点セルに接続した接続パイプ内に存在する粒子数が均等になり、かつ、前記交点セルでの受け渡しの粒子数の総和がゼロになるように予めルールを交点セル毎に設定し、前記各回路素子の素子セル及び各交点セルについて、設定したルールに従って前記素子セル及び交点セルに接続した接続パイプ間への粒子の受け渡しを行い、その接続パイプでの単位時間当たりに通過する粒子数とその接続パイプ内の粒子数を更新し、これを繰返すことにより回路網の状態をシミュレートすることを特徴とする回路網のシミュレーション方法。

【請求項3】 電流源である回路素子について、この回路素子を表現する素子セルに設定するルールを、その素子セルに接続した2つの接続パイプのうち、一方の接続パイプから単位時間当たりに電流値に相当する粒子数を取り出し、他方の接続パイプに同数の粒子を与えるものとして設定したことを特徴とする請求項1又は2記載の回路網のシミュレーション方法。

【請求項4】 電圧源である回路素子について、この回路素子を表現する素子セルに設定するルールを、その素子セルに接続した2つの接続パイプのうち、一方の接続パイプの粒子数と他方の接続パイプの粒子数の差が前記電圧源の電圧に相当する粒子数に等しくなるように設定したことを特徴とする請求項1乃至3のいずれか1記載の回路網のシミュレーション方法。

【請求項5】 時間に對して非線形を有する回路素子について、この回路素子をある時刻におけるその素子の挙動をこれに等価な抵抗素子などの線形性を表現する素子セルと電流源を表現する素子セルとの組合せ、又は、ある時刻におけるその素子の挙動をこれに等価な抵抗素子などの線形性を表現する素子セルと電圧源を表現する素子セルの組合せで表現し、電流源を表現する素子セルに設定するルールを、その素子セルに接続した2つの接続パイプのうち、一方の接続パイプから単位時間当たりに電流値に相当する粒子数を取り出し、他方の接続パイプに同数の粒子を与えるものとして設定し、電圧源を表現する素子セルに設定するルールを、その素子セルに接続した2つの接続パイプのうち、一方の接続パイプの粒子数と他方の接続パイプの粒子数の差が前記電圧源の電圧に相当する粒子数に等しくなるように設定したことを特徴とする請求項1乃至4のいずれか1記載の回路網のシミュレーション方法。

【請求項6】 インピーダンス特性が不連續に変化する回路素子について、この回路素子を表現する素子セルに設定するルールを選択肢として複数用意し、その素子セルに接続している接続パイプの状態を参照してルールを選択することを特徴とする請求項1乃至5のいずれか1記載の回路網のシミュレーション方法。

【請求項7】 初期の時刻における各素子セルの挙動をシミュレートし、微小時間進んだときの非線形素子の動作点における挙動を、これと等価な機能を持

った組合せ素子セルのパラメータを変更するか、又は、これと等価な素子セルの条件分岐を新しく実施することで表現し、微小時間進んだときの各素子セルの挙動をシミュレートし、これを微小時間進める毎に繰返すとともに所定の時間まで繰返すことにより、回路網の過渡変化を表現することを特徴とする請求項5又は6記載の回路網のシミュレーション方法。

【請求項8】 複数の回路素子の電気的機能を表わす素子セルと配線上の電気的交点の機能を表わす交点セルと前記各回路素子及び配線上の電気的交点を繋ぐ配線を表わす接続パイプとを設定する手段と、回路網の電流を前記接続パイプで単位時間当たりに移動する粒子数として定義するとともに回路網の電圧を前記接続パイプを規定容積としてそのパイプ内に存在する粒子数として定義する手段と、前記素子セルに接続している接続パイプの状態を参照して前記各回路素子の電気的機能を表現するルールを予め素子セル毎に設定する手段と、前記交点セルに接続した接続パイプ内に存在する粒子数が均等になり、かつ、前記交点セルでの受け渡しの粒子数の総和がゼロになるように予めルールを交点セル毎に設定する手段と、前記各回路素子の素子セル及び各交点セルについて、設定したルールに従って前記素子セル及び交点セルに接続した接続パイプ間への粒子の受け渡しを行い、その接続パイプでの単位時間当たりに通過する粒子数とその接続パイプ内の粒子数を更新する手段と、初期の時刻又は周期の初頭において前記各素子セルの挙動をシミュレートし、微小時間進んだときの非線形素子の動作点における挙動をこれと等価な機能を持った組合せ素子セルのパラメータを変更するか、又は、これと等価な素子セルの条件分岐を新しく実施することで表現する手段と、微小時間進んだときの各素子セルの挙動をシミュレートし、これを微小時間進める毎に繰返すとともに所定の時間まで繰返すことにより、回路網の所定時刻の状態、又は、所定時刻間の過渡変化、又は、所定周期位相での状態、又は、周期内での動作状態をシミュレートする手段とを備えたことを特徴とする回路網のシミュレーション装置。

【請求項9】 コンピュータを、複数の回路素子の電気的機能を表わす素子セルと配線上の電気的交点の機能を表わす交点セルと前記各回路素子及び配線上の電気的交点を繋ぐ配線を表わす接続パイプとを設定する手段と、回路網の電流

を前記接続パイプで単位時間当たりに移動する粒子数として定義するとともに回路網の電圧を前記接続パイプを規定容積としてそのパイプ内に存在する粒子数として定義する手段と、前記素子セルに接続している接続パイプの状態を参照して前記各回路素子の電気的機能を表現するルールを予め素子セル毎に設定する手段と、前記交点セルに接続した接続パイプ内に存在する粒子数が均等になり、かつ、前記交点セルでの受け渡しの粒子数の総和がゼロになるように予めルールを交点セル毎に設定する手段と、前記各回路素子の素子セル及び各交点セルについて、設定したルールに従って前記素子セル及び交点セルに接続した接続パイプ間への粒子の受け渡しを行い、その接続パイプでの単位時間当たりに通過する粒子数とその接続パイプ内の粒子数を更新する手段と、初期の時刻又は周期の初頭において前記各素子セルの挙動をシミュレートし、微小時間進んだときの非線形素子の動作点における挙動をこれと等価な機能を持った組合わせ素子セルのパラメータを変更するか、又は、これと等価な素子セルの条件分岐を新しく実施することで表現する手段と、微小時間進んだときの各素子セルの挙動をシミュレートし、これを微小時間進める毎に繰返すとともに所定の時間まで繰返すことにより、回路網の所定時刻の状態、又は、所定時刻間の過渡変化、又は、所定周期位相での状態、又は、周期内での動作状態をシミュレートする手段として機能させるためのシミュレーションプログラムを記録したコンピュータ読取り可能な記録媒体。

#### 【発明の詳細な説明】

##### 【0001】

##### 【発明の属する技術分野】

本発明は、電気回路網を設計する場合等において、回路網の動作状況を事前に把握するためのシミュレーション方法及びシミュレーション装置並びにシミュレーションプログラムを記録したコンピュータ読取り可能な記録媒体に関する。

##### 【0002】

##### 【従来の技術】

従来の電気回路網の解き方は、例えば、図15に示すように、電流源 $I_1$ に抵抗素子 $R_1$ 、 $R_2$ を直列に接続した回路において、各素子が接続するノードnode $_1 \sim node_3$ の電圧を求める場合、この回路の電流、電圧式をマトリクスで示

すと、(1)式に示すようになる。なお、Gは抵抗Rの逆数でコンダクタンスを意味している。

## 【0003】

## 【数1】

$$\begin{bmatrix} I_1 \\ 0 \\ -I_1 \end{bmatrix} = \begin{bmatrix} G_1 & -G_1 & 0 \\ -G_1 & G_1+G_2 & -G_2 \\ 0 & -G_2 & G_2 \end{bmatrix} \begin{bmatrix} V_1 \\ V_2 \\ V_3 \end{bmatrix} \quad \cdots (1)$$

## 【0004】

このマトリクスを簡単に  $I = GV$  と表現するものとして、I、Gのマトリクスが与えられたときにVマトリクスを結果として算出するという数学的问题に置き換えることができる。ここで、上記マトリクスに対して、GをLU分解して  $I = LUV$  と変形する。なお、LUマトリクスとは、(2)式に示す要素を持つ下三角行列、上三角行列からなるものとする。

## 【0005】

## 【数2】

$$\begin{bmatrix} G_{11} & G_{12} & G_{13} \\ G_{21} & G_{22} & G_{23} \\ G_{31} & G_{32} & G_{33} \end{bmatrix} = \begin{bmatrix} L_{11} & 0 & 0 \\ L_{21} & L_{22} & 0 \\ L_{31} & L_{32} & L_{33} \end{bmatrix} \begin{bmatrix} 1 & U_{12} & U_{13} \\ 0 & 1 & U_{23} \\ 0 & 0 & 1 \end{bmatrix} \quad \cdots (2)$$

## 【0006】

もし、 $I = LZ$  を満たすようなZマトリクスが存在すると、 $LZ = LUV$  が成り立つので、この両辺からLを消去して  $Z = UV$  が得られる。そして、もし、Zが既知であればVを求めることができる。

## 【0007】

LU分解したときのL、Uマトリクスの一般項は(3)式で表現でき、また、Zマトリクスは(4)式で表現でき、また、最終解のVマトリクスは(5)式で表現できる。これらを順に解いていけば、正しい解を得ることができる。

## 【0008】

## 【数3】

$$\left[ L_{im} = G_{im} - \sum_{j=1}^{m-1} L_{ij} U_{jm} \right]_{i=m, \dots, n} \quad \dots (3)$$

$$\left[ U_{mj} = (G_{mj} - \sum_{k=1}^{m-1} L_{mk} U_{kj}) / L_{mm} \right]_{j=m+1, m+2, \dots, n}$$

$$\left[ Z_i = (I_i - \sum_{k=1}^{i-1} L_{ik} Z_k) / L_{ii} \right]_{i=1, 2, \dots, n} \quad \dots (4)$$

$$\left[ V_{n-i} = Z_{n-i} - \sum_{k=n-i+1}^n U_{n-i, k} V_k \right]_{i=0, 1, 2, \dots, n-1} \quad \dots (5)$$

## 【0009】

## 【発明が解決しようとする課題】

図16は、従来技術の流れ図を示し、基本的には前述した内容をそのままアルゴリズム化したものである。ここで注意しなければならないのは、Uマトリクスを算出するときにLの対角要素で割り算をしていることである。Lの対角要素とは、 $L_{11}$ 、 $L_{22}$ 、 $L_{33}$ 、…であり、ここにどのような値（但し、ゼロも含む）が来るかは回路を記述したGマトリクスに依存する。

## 【0010】

もし、回路が抵抗素子だけで抵抗値が変化しないならば、Gマトリクスの値も確定しているので、Lの対角要素がゼロにならないようにすることは可能である。図16では、もし、対角要素がゼロになった場合には、条件分岐してGマトリクスの要素の順序を変えるようにしている。

## 【0011】

ところで、もし、Rの値が変化するような素子であったとして、そのインピーダンス値が回路の状況によって変化するものであったとすると、事前にLマトリクスの対角要素がゼロにならないという保障がなくなってしまう。このため、実際のアルゴリズムでは、対角要素がゼロにならないことを常に監視する必要があ

る。

#### 【0012】

また、対角要素がゼロでなくとも限りなくゼロに近い値がセットされたとすると、有限ビット数で表現される数値計算では割り算による誤差が発生し、以降の計算結果に多大な計算誤差を発生させる危険性がある。特に、素子の両端電圧や電流の微分項が分母になる場合、例えば、ある時刻における電圧から微小時間前の電圧を減算した値が分母となるような計算項目があったとすると、素子の両端にかかる電圧は事前に分かるものではなくてシミュレーションを実行してはじめて分かるものである。従って、この分母がどのような値になるかは全く未知ということになり、微分係数がゼロの場合、すなわち、微小時間前の電圧値と現在の電圧値がゼロ又は限りなくゼロに近い値になってしまった場合には、数値誤差によって計算結果が精度の落ちたものになってしまい、これ以降の計算を続けても事実上意味を為さない結果になってしまう。従って、ゼロでなくても有効桁数を常に監視するアルゴリズムが必要となる。

#### 【0013】

これらの問題は、マトリクスを解くという方法である以上、避けることはできない。従って、基本的な解法の思想は簡素であっても、これらの問題を解決するためのアルゴリズムが必要となり、全体としては冗長な演算になってしまうという問題があった。

#### 【0014】

そこで、請求項1乃至7記載の発明は、回路動作をパイプ内の粒子の移動としてとらえることにより、回路動作を比較的簡単なアルゴリズムで確実にシミュレーションすることができる回路網のシミュレーション方法を提供する。

また、請求項8記載の発明は、回路動作をパイプ内の粒子の移動としてとらえることにより、回路動作を比較的簡単なアルゴリズムで確実にシミュレーションすることができる回路網のシミュレーション装置を提供する。

また、請求項9記載の発明は、コンピュータに、回路動作を比較的簡単なアルゴリズムで確実にシミュレーションさせることができるシミュレーションプログラムを記録したコンピュータ読取り可能な記録媒体を提供する。

## 【0015】

## 【課題を解決するための手段】

請求項1記載の発明は、複数の回路素子の電気的機能を表わす素子セルと各回路素子を繋ぐ配線を表わす接続パイプとを設定し、回路網の電流を接続パイプで単位時間当たりに移動する粒子数として定義するとともに回路網の電圧を接続パイプを規定容積としてそのパイプ内に存在する粒子数として定義し、素子セルに接続している接続パイプの状態を参照して各回路素子の電気的機能を表現するルールを予め素子セル毎に設定し、各回路素子の素子セルについて、設定したルールに従って素子セルに接続した接続パイプ間への粒子の受け渡しを行い、その接続パイプでの単位時間当たりに通過する粒子数とその接続パイプ内の粒子数を更新し、これを繰返すことにより回路網の状態をシミュレートするシミュレーション方法にある。

## 【0016】

請求項2記載の発明は、複数の回路素子の電気的機能を表わす素子セルと配線上の電気的交点の機能を表わす交点セルと各回路素子及び配線上の電気的交点を繋ぐ配線を表わす接続パイプとを設定し、回路網の電流を接続パイプで単位時間当たりに移動する粒子数として定義するとともに回路網の電圧を接続パイプを規定容積としてそのパイプ内に存在する粒子数として定義し、素子セルに接続している接続パイプの状態を参照して各回路素子の電気的機能を表現するルールを予め素子セル毎に設定し、交点セルに接続した接続パイプ内に存在する粒子数が均等になり、かつ、交点セルでの受け渡しの粒子数の総和がゼロになるように予めルールを交点セル毎に設定し、各回路素子の素子セル及び各交点セルについて、設定したルールに従って素子セル及び交点セルに接続した接続パイプ間への粒子の受け渡しを行い、その接続パイプでの単位時間当たりに通過する粒子数とその接続パイプ内の粒子数を更新し、これを繰返すことにより回路網の状態をシミュレートするシミュレーション方法にある。

## 【0017】

請求項3記載の発明は、請求項1又は2記載の回路網のシミュレーション方法において、電流源である回路素子について、この回路素子を表現する素子セルに

設定するルールを、その素子セルに接続した2つの接続パイプのうち、一方の接続パイプから単位時間当たりに電流値に相当する粒子数を取り出し、他方の接続パイプに同数の粒子を与えるものとして設定したことにある。

## 【0018】

請求項4記載の発明は、請求項1乃至3のいずれか1記載の回路網のシミュレーション方法において、電圧源である回路素子について、この回路素子を表現する素子セルに設定するルールを、その素子セルに接続した2つの接続パイプのうち、一方の接続パイプの粒子数と他方の接続パイプの粒子数の差が電圧源の電圧に相当する粒子数に等しくなるように設定したことがある。

## 【0019】

請求項5記載の発明は、請求項1乃至4のいずれか1記載の回路網のシミュレーション方法において、時間に対して非線形を有する回路素子について、この回路素子をある時刻におけるその素子の挙動をこれに等価な抵抗素子などの線形性を表現する素子セルと電流源を表現する素子セルとの組合せ、又は、ある時刻におけるその素子の挙動をこれに等価な抵抗素子などの線形性を表現する素子セルと電圧源を表現する素子セルの組合せで表現し、電流源を表現する素子セルに設定するルールを、その素子セルに接続した2つの接続パイプのうち、一方の接続パイプから単位時間当たりに電流値に相当する粒子数を取り出し、他方の接続パイプに同数の粒子を与えるものとして設定し、電圧源を表現する素子セルに設定するルールを、その素子セルに接続した2つの接続パイプのうち、一方の接続パイプの粒子数と他方の接続パイプの粒子数の差が電圧源の電圧に相当する粒子数に等しくなるように設定したことがある。

## 【0020】

請求項6記載の発明は、請求項1乃至5のいずれか1記載の回路網のシミュレーション方法において、インピーダンス特性が不連続に変化する回路素子について、この回路素子を表現する素子セルに設定するルールを選択肢として複数用意し、その素子セルに接続している接続パイプの状態を参照してルールを選択することにある。

## 【0021】

請求項7記載の発明は、請求項5又は6記載の回路網のシミュレーション方法において、初期の時刻における各素子セルの挙動をシミュレートし、微小時間進んだときの非線形素子の動作点における挙動を、これと等価な機能を持った組合わせ素子セルのパラメータを変更するか、又は、これと等価な素子セルの条件分岐を新しく実施することで表現し、微小時間進んだときの各素子セルの挙動をシミュレートし、これを微小時間進める毎に繰返すとともに所定の時間まで繰返すことにより、回路網の過渡変化を表現することにある。

#### 【0022】

請求項8記載の発明は、複数の回路素子の電気的機能を表わす素子セルと配線上の電気的交点の機能を表わす交点セルと各回路素子及び配線上の電気的交点を繋ぐ配線を表わす接続パイプとを設定する手段と、回路網の電流を接続パイプで単位時間当たりに移動する粒子数として定義するとともに回路網の電圧を接続パイプを規定容積としてそのパイプ内に存在する粒子数として定義する手段と、素子セルに接続している接続パイプの状態を参照して各回路素子の電気的機能を表現するルールを予め素子セル毎に設定する手段と、交点セルに接続した接続パイプ内に存在する粒子数が均等になり、かつ、交点セルでの受け渡しの粒子数の総和がゼロになるように予めルールを交点セル毎に設定する手段と、各回路素子の素子セル及び各交点セルについて、設定したルールに従って素子セル及び交点セルに接続した接続パイプ間への粒子の受け渡しを行い、その接続パイプでの単位時間当たりに通過する粒子数とその接続パイプ内の粒子数を更新する手段と、初期の時刻又は周期の初頭において各素子セルの挙動をシミュレートし、微小時間進んだときの非線形素子の動作点における挙動をこれと等価な機能を持った組合わせ素子セルのパラメータを変更するか、又は、これと等価な素子セルの条件分岐を新しく実施することで表現する手段と、微小時間進んだときの各素子セルの挙動をシミュレートし、これを微小時間進める毎に繰返すとともに所定の時間まで繰返すことにより、回路網の所定時刻の状態、又は、所定時刻間の過渡変化、又は、所定周期位相での状態、又は、周期内での動作状態をシミュレートする手段とを備えた回路網のシミュレーション装置にある。

#### 【0023】

請求項9記載の発明は、コンピュータを、複数の回路素子の電気的機能を表わす素子セルと配線上の電気的交点の機能を表わす交点セルと各回路素子及び配線上の電気的交点を繋ぐ配線を表わす接続パイプとを設定する手段と、回路網の電流を接続パイプで単位時間当たりに移動する粒子数として定義するとともに回路網の電圧を接続パイプを規定容積としてそのパイプ内に存在する粒子数として定義する手段と、素子セルに接続している接続パイプの状態を参照して各回路素子の電気的機能を表現するルールを予め素子セル毎に設定する手段と、交点セルに接続した接続パイプ内に存在する粒子数が均等になり、かつ、交点セルでの受け渡しの粒子数の総和がゼロになるように予めルールを交点セル毎に設定する手段と、各回路素子の素子セル及び各交点セルについて、設定したルールに従って素子セル及び交点セルに接続した接続パイプ間への粒子の受け渡しを行い、その接続パイプでの単位時間当たりに通過する粒子数とその接続パイプ内の粒子数を更新する手段と、初期の時刻又は周期の初頭において各素子セルの挙動をシミュレートし、微小時間進んだときの非線形素子の動作点における挙動をこれと等価な機能を持った組合せ素子セルのパラメータを変更するか、又は、これと等価な素子セルの条件分岐を新しく実施することで表現する手段と、微小時間進んだときの各素子セルの挙動をシミュレートし、これを微小時間進める毎に繰返すとともに所定の時間まで繰返すことにより、回路網の所定時刻の状態、又は、所定時刻間の過渡変化、又は、所定周期位相での状態、又は、周期内での動作状態をシミュレートする手段として機能させるためのシミュレーションプログラムを記録したコンピュータ読み取り可能な記録媒体にある。

#### 【0024】

##### 【発明の実施の形態】

本発明の実施の形態を図面を参照して説明する。

図1は電流源1に抵抗Rを接続した閉ループ回路で、抵抗Rの両端にはそれぞれ電圧V1とV2が発生し、前記電流源1からは電流iが供給されている。これに相当する粒子モデルを示すと図2に示すようになる。

#### 【0025】

この粒子モデルでは、電流源1をポンプPに置き換え、このポンプPは単位時

間当たり所定の粒子を下のパイプ2から拾って上のパイプ3に出すという機能を果たす。また、抵抗Rに相当する機能は上のパイプ3から下のパイプ2への粒子の通りにくさとして表現する。前記パイプ2, 3の内容積を説明を簡単にするために単位体積とする。これにより、パイプ2, 3中の粒子の数はそのまま粒子密度を表わすことになる。

#### 【0026】

この粒子密度を電圧に見立てて、単位時間当たりの粒子の移動数を電流と見立てれば、抵抗Rに相当する部分での粒子の通りにくさは物理量として表現することができる。具体的に示すと、例えば、電流源1が1アンペア、抵抗Rが100Ωとすると、抵抗Rの両端に発生する電位差は100Vとなる。これに相当するものとして、1アンペアを粒子1000個で表現し、抵抗Rはそのまま通りにくさの度合い100として表現する。

#### 【0027】

これにより、均衡した状態では、抵抗Rの両端には粒子数として $1000 \times 100 = 100000$ 個分の差が生じることになる。なお、粒子の個数は必ずしも正である必要はなく、ゼロあるいは負の数であってもかまわない。結果的に必要なのは、抵抗Rの両端の個数差だけとなる。

#### 【0028】

図3の(a)は電気回路における配線の結線を示し、一般的な電気回路では交点は单なる結線であり、素子としての認識はない。また、交点でのノードは全てaで共通であり、回路上は区別していない。

#### 【0029】

これに対し、粒子モデルでは、図3の(c)に示すように、交点を素子と同じ機能セルとして扱い、交点セルに接続するノードは全て異なる。すなわち、a, b, cの3つの名称のノードが存在する。そして、この交点セルにおいては、接続する3つのパイプに対して、それぞれのパイプに内在する粒子数を平均化し、その時の粒子の移動数が総和としてゼロとなるように取り決める。

#### 【0030】

なお、交点において、電圧、電流を参照するのみであれば、図3の(b)に示す

ように、粒子が移動するパイプとこれを参照するパイプの組合せとして表現することもできる。

## 【0031】

図4はダイオードの機能を模した素子セルで、この素子セルは接続する2端子に極性を持ち、例えば、(a)に示すように、カソードを+極性、アノードを-極性としたときには、カソード側のパイプの粒子数がアノード側のパイプの粒子数より多ければ粒子の移動は起こらず、逆に、(b)に示すように、カソードを-極性、アノード+極性としたときには、アノード側の粒子数が多くなれば粒子はスムーズにアノード側からカソード側へ移動できるものとする。

## 【0032】

このような機能を素子セルとして記述しておけば整流作用としてのダイオード特性を得ることができる。なお、もう少し厳密なダイオード特性が必要であれば、例えば、接合容量、接合電位、温度係数、降伏電圧などであるが、これらの要素を含む任意の関数としてセルを定義してもよい。また、1つの素子セルとして記述するのが冗長であれば、より根源的な線形素子の組合せとしてダイオードの詳しい記述を行ってもよい。

## 【0033】

次に、コンデンサ素子をモデル化する場合について述べると、コンデンサは一般的に(6)式で示すように、両端電圧Vを電流の積分式として表現できる。これを有限の微小時間で区切った領域の総和と考えれば、積分記号はΣ関数として表記でき、これを微小時間前の両端電圧 $V_{o,1d}$ と電流の1次項として表現できる。

## 【0034】

## 【数4】

$$v = \frac{1}{C} \int i dt = \frac{dt}{C} \sum i = v_{old} + \frac{dt}{C} i \quad \cdots (6)$$

## 【0035】

これは電流と電圧の線形式であるから、 $v_{o,1d}$ という電圧源と $dt/C$ とい

う抵抗成分を持つことを意味し、これをより根源的な線形素子に分解して等価的に表現すれば、図5の(a)に示すコンデンサCは、図5の(b)に示すように、抵抗素子  $d/t/C$  と電圧源  $V_{o1d}$  の直列接続として表現できる。

## 【0036】

このコンデンサ素子を含む計算は、ある時刻  $t$  における計算をしているわけで、時刻  $t$  より微小時間前の動作状態はすでに確定している。従って、時刻  $t$  における計算をする上で  $V_{o1d}$  は固定値の電圧源と見なすことができる。抵抗成分についても微小時間区分  $d/t$  は既知であり、コンデンサ容量Cも既知であるから、これも固定値である。従って、時刻  $t$  におけるコンデンサの挙動はこれらの根源的な素子で表現できる。

## 【0037】

次に、インダクタ素子をモデル化する場合について述べると、インダクタは、(7)式で示すように、コンデンサと同様左辺をVで記述してもよいが、その場合には右辺は電流の微分項となる。これでも計算は可能であるが、十分に収束していない場合の電流値は不正確であり、不正確な電流に対して微分を適用することは好ましくない場合がでて来る。

## 【0038】

そこで、(8)式で示すように、左辺に電流を持って来て、右辺を電圧の積分の形にする。こうすると、時刻  $t$  における電流は、図6の(b)に示すように、微小時間前の電流値  $L/dt \times i_{o1d}$  と抵抗値  $L/dt$  の抵抗に流れる電流の和であるから、これをより根源的な素子で表現すれば、図6の(a)に示すインダクタLは、図6の(c)に示すように、抵抗素子  $L/dt$  と電流源  $i_{o1d}$  の並列接続として表現できる。

## 【0039】

## 【数5】

$$v = L \frac{di}{dt} = \frac{L}{dt} i - \frac{L}{dt} i_{old} \quad \dots (7)$$

$$i = \frac{1}{L} \int v dt = \frac{dt}{L} \sum v = i_{old} + \frac{dt}{L} v \quad \dots (8)$$

## 【0040】

図7はリーケージトランストの一般的な表記である。このトランストにおいては、 $L_p$ と $L_s$ という2つのインダクタが磁気結合しており、その結合の度合いは結合係数 $k$ で表現している。このトランストの1次側と2次側で成り立つ関係式は、(9)式、(10)式、(11)式に示す通りである。なお、 $M_{ps}$ は相互インダクタンスを示している。

## 【0041】

## 【数6】

$$v_p = L_p \frac{di_p}{dt} + M_{ps} \frac{di_s}{dt} \quad \cdots (9)$$

$$v_s = L_s \frac{di_s}{dt} + M_{ps} \frac{di_p}{dt} \quad \cdots (10)$$

$$M_{ps} = k \sqrt{L_p L_s} \quad \cdots (11)$$

## 【0042】

上記(9)式、(10)式、(11)式をインダクタの場合と同じ発想で変形すると、(12)式及び(13)式が得られる。 $i_{ppast}$ 、 $i_{spast}$ はそれぞれ微小時間前の1次側、2次側に流れる電流を示している。 $v_p$ 、 $v_s$ はそれぞれ時刻 $t$ における1次側、2次側の両端電位差を示している。

## 【0043】

## 【数7】

$$i_p = i_{ppast} + \frac{dt}{L_p(1 - k^2)} v_p - \frac{Mdt}{L_p L_s - M_{ps}^2} v_s \quad \cdots (12)$$

$$i_s = i_{spast} + \frac{dt}{L_s(1 - k^2)} v_s - \frac{Mdt}{L_p L_s - M_{ps}^2} v_p \quad \cdots (13)$$

## 【0044】

この式を根源的な素子セルで置き換えたものが図8のモデルである。すなわち、このモデルは、電流源セル $I_{ppast}$ 、 $I_{spast}$ 、抵抗セル $R_{TP1}$ 、 $R_{TS1}$ 、 $R_{TM1}$ 及び交点セルの組合せで表現できる。

## 【0045】

次に回路図をどのように認識するかについて説明する。

図9は1石式半波電圧共振インバータ回路であり、このインバータ回路は、直流電源V1にダイオードD1とコンデンサC1との並列回路を介してコンデンサC2を接続し、このコンデンサC2に、リーケージトランスTの1次側L1とコンデンサC3との並列回路とスイッチS1との直列回路を接続している。そして、前記スイッチS1にダイオードD2を逆極性にして並列に接続して半波スイッチ回路を形成している。

## 【0046】

前記トランスTの2次側L2にコンデンサC4を介して負荷回路R1を接続し、その負荷回路R1に抵抗R2とコンデンサC5との直列回路を並列に接続している。

このインバータ回路は、直流電源V1を入力とし、コンデンサC3と1次側L1の並列共振回路をスイッチS1とダイオードD2からなる半波スイッチ回路で開閉することによって並列共振を持続させ、その共振エネルギーの一部をトランスTのリーケージ成分によって2次側に伝達し、負荷回路R1を駆動する。

## 【0047】

このインバータ回路を前述した素子セルで置き換えると、図10に示すような等価セル図面になる。すなわち、コンデンサC2は抵抗素子 $R_{C2}$ と電圧源 $V_{C2}$ の直列接続となり、コンデンサC3は抵抗素子 $R_{C3}$ と電圧源 $V_{C3}$ の直列接続となり、コンデンサC4は抵抗素子 $R_{C4}$ と電圧源 $V_{C4}$ の直列接続となり、コンデンサC5は抵抗素子 $R_{C5}$ と電圧源 $V_{C5}$ の直列接続となる。また、リーケージトランスTは、電流源セル $I_{TP1}$ 、 $I_{TS1}$ 、抵抗セル $R_{TP1}$ 、 $R_{TS1}$ 、 $R_{TM1}$ 及び交点セルX4、X5、X6、X7の組合せで表現している。

## 【0048】

図中Y1、Y2は3本のパイプが交わる交点セルで、X1、X2、…X8は4本のパイプが交わる交点セルを意味している。これらはパイプの交わる本数が異なるだけで内部での処理の方法は同一である。スイッチS1はダイオードと同じよう

に導通か非導通かの機能として表現しており、制御端子に印加されている電圧（粒子数）で判断している。制御端子にはパルス電源P1が接続しており、その基準電位は参照セルによってノード15の粒子数を参照し、この粒子数に所定のパルス電圧分の粒子数を加算したものをスイッチ制御用電圧としている。ノード名は図9では交点の周りで同一であったものが、図10では全て別のノードとして付け直している。従って、図9ではノード0～7であるのに対し、図10ではノード0～39となっている。

#### 【0049】

このような等価セル構成を入力する情報として表1に示す配列を定義する。この表1においてNME\\$は素子セル又は交点セルに付けられた名称を格納する配列で、名称の最初の1文字がセルの属性を示している。また、配列のインデックスは「1」で始まり、セルの個数分だけある。ここではセルの総数が32個なので、インデックスは「32」まで存在する。

#### 【0050】

【表1】

NMES(1)="V1":	NP(1)=1:	NM(1)=0:	DTA(1)=V1
NMES(2)="D1":	NP(2)=1:	NM(2)=2:	
NMES(3)="X1":	NP(3)=2:	NM(3)=3:	N3(3)=4: N4(3)=6
NMES(4)="X2":	NP(4)=9:	NM(4)=10:	N3(4)=11: N4(4)=12
NMES(5)="Y1":	NP(5)=0:	NM(5)=7:	N3(5)=14
NMES(6)="R <sub>c2</sub> ":	NP(6)=3:	NM(6)=6:	DTA(6)=dt/C2
NMES(7)="V <sub>c2</sub> ":	NP(7)=6:	NM(7)=7:	DTA(7)=0
NMES(8)="X1":	NP(8)=2:	NM(8)=3:	N3(8)=4: N4(8)=6
NMES(9)="R <sub>c3</sub> ":	NP(9)=5:	NM(9)=8:	DTA(9)=dt/C3
NMES(10)="V <sub>c3</sub> ":	NP(10)=8:	NM(1)=9:	DTA(10)=0
NMES(11)="V2":	NP(11)=13:	NM(11)=10	
NMES(12)="S1":	NP(12)=11:	NM(12)=15:	N3(12)=39: N4(12)=15: DAT(12)=1
NMES(13)="X3":	NP(13)=13:	NM(13)=14:	N3(13)=15: N4(13)=16
NMES(14)="P1":	NP(14)=39:	NM(14)=15:	DAT(14)=50: DAT2(14)=0: DAT3(14)=223
NMES(15)="X4":	NP(15)=4:	NM(15)=17:	N3(15)=18: N4(15)=19
NMES(16)="X5":	NP(16)=12:	NM(16)=20:	N3(16)=21: N4(16)=22
NMES(17)="R <sub>p1</sub> ":	NP(17)=18:	NM(17)=21:	DAT(17)=L1*(1-ketu*ketu)/dt
NMES(18)="R <sub>in</sub> ":	NP(18)=23:	NM(18)=26:	DAT(18)=(L1+L2-MMI)/(dt)
NMES(19)="I <sub>p1</sub> ":	NP(19)=20:	NM(19)=17:	DAT(19)=0
NMES(20)="X6":	NP(20)=23:	NM(20)=24:	N3(20)=25: N4(20)=30
NMES(21)="X7":	NP(21)=26:	NM(21)=27:	N3(21)=28: N4(21)=29
NMES(22)="R <sub>ts</sub> ":	NP(22)=24:	NM(22)=27:	DAT(22)=L2*(1-ketu*ketu)/dt
NMES(23)="R <sub>ts</sub> ":	NP(23)=19:	NM(23)=22:	DAT(23)=(L1+L2-MMI)/(dt)
NMES(24)="I <sub>ts</sub> ":	NP(24)=28:	NM(24)=25:	DAT(24)=0
NMES(25)="Y2":	NP(25)=30:	NM(25)=31:	N3(25)=32
NMES(26)="R1":	NP(26)=32:	NM(26)=36:	DAT(26)=R1
NMES(27)="R2":	NP(27)=31:	NM(27)=33:	DAT(27)=R2
NMES(28)="X8":	NP(28)=35:	NM(28)=36:	N3(28)=37: N4(28)=16
NMES(29)="R <sub>o</sub> ":	NP(29)=33:	NM(29)=34:	DTA(29)=dt/C5
NMES(30)="V <sub>o</sub> ":	NP(30)=34:	NM(30)=35:	DTA(30)=0
NMES(31)="R <sub>oi</sub> ":	NP(31)=29:	NM(31)=38:	DTA(31)=dt/C4
NMES(32)="V <sub>oi</sub> ":	NP(32)=38:	NM(32)=37:	DTA(32)=0
new_i=32			

【0051】

N P、N Mはセルが接続するノード番号を格納する配列である。また、素子が2端子ではなく、それ以上の端子数となる場合には、N P、N Mに続いてN 3、N 4、…N nという配列を使用する。ダイオードなどのように極性を有する素子の場合にはこの極性記述が重要となる。抵抗などのように極性を解くに有しない場合にはこの極性は特に意味を持たないが便宜上同じ書き方とする。D T Aはセ

ルの持つ固有情報を格納する配列であり、電圧源であればその電圧値を記入し、抵抗素子であればその抵抗値を記入し、交点セルなどのように特に固有情報を必要としない場合には記載しない。コンデンサ、インダクタ、リーケージトランスなどのように、より根源的な等価セルの組として表現されている場合にはそれぞれの等価セルがセルの固有情報を記載する。この場合の固有情報は前述した等価式から得ることができる。

## 【0052】

最後に記されている `new_i` は、セルの個数分だけループさせるための変数である。なお、パイプの中に存在する粒子数は、`V(i)` という配列に保存し、単位時間に通過する粒子数は、`II(i)` という配列に保存する。ここでの `i` はセルの番号ではなく、パイプのノード番号である。従って、パイプの数だけ `V`、`II` 配列は存在することになる。インダクタやコンデンサなどを含む解析に際して、初期値が必要な場合には、この `V`、`II` 配列の初期データとして前述した(6)～(8)式による変換で得られる値をセットする。

## 【0053】

次にセルにおける粒子の受け渡し処理のプログラムの実例を示す。例えば、`R` で始まる抵抗セルの場合には、次のように記述する。

Case "R"

```

V_temp=V(NP(i),t_cell)-V(NM(i),t_cell)
i_temp=V_temp/DTA(i)
V(NP(i),t_cell)=V(NP(i),t_cell)-i_temp
V(NM(i),t_cell)=V(NM(i),t_cell)+i_temp

```

ここで、`V` は前述の粒子数を記憶する配列である。今度はさらに時間に関する次元も取り入れて `V(i,t)` としたとき、`i` はパイプに付けられたノード番号を示しており、前述の配列 `NM$(i)` で定義した `new_i` のループの順番に相当する番号ではない。`t` は計算する時の時刻に相当するステップ数を示している。もし、定常解を得るだけであれば、`t` の項は不要であり、過渡解析をするのであれば、`t` が微小時間毎に更新することになる。

## 【0054】

従って、ここでいう  $V(NP(i), t_{cell})$  は、正極ノード配列  $NP(i)$  が示すパイプにおける時間ステップ数  $t_{cell}$  の時の粒子数を示している。同様に、  $V(NM(i), t_{cell})$  は、負極ノード配列  $NM(i)$  が示すパイプにおける粒子数であり、これらの差を取った  $V_{temp}$  は抵抗セルの両端のパイプの粒子数差、すなわち、電位差を表わしている。抵抗セルの場合には D T A 配列には抵抗値が入力されているから、このとき流れるべき電流に相当する粒子流は、  $i_{temp} = V_{temp} / DTA(i)$  として表現できる。抵抗セルにおいては、正極端子から粒子が流入し、負極端子から同数の粒子が出て行くので、両端のパイプの粒子数からそれぞれ  $i_{temp}$  に相当する数を増減させる。以上が抵抗としてのセルの機能である。

## 【0055】

また、ダイオードセルは、単純に順方向へ電流を流し、逆方向へは全く流さないという整流作用だけを持たせたセルで、順方向へ流すときの P N 接合電位に相当する電圧を定義する。

Case "D"

```

 $V_{temp}=V(NP(i), t_{cell})-V(NM(i), t_{cell})$ 
If  $V_{temp}>0.7$  Then
   $V(NP(i), t_{cell})=V(NP(i), t_{cell})-V_{temp}/2$ 
   $V(NM(i), t_{cell})=V(NM(i), t_{cell})+V_{temp}/2$ 
End if

```

ここで、  $V_{temp}$  は前述したものと同じでダイオードセルにかかっている電位差を計算している。  $NP(i)$  をダイオードのアノード側、  $NM(i)$  をカソード側と定義してあれば、  $V_{temp}$  はアノード → カソードの方向で見た電位差になるから、これは順方向電圧に相当する。そして、順方向電圧が 0.7 ボルト以上になつたら、粒子が移動するものとして、移動する粒子の数は  $V_{temp}/2$  とする。この粒子数は素子の両端で同じでなくてはならないから、アノード側からこの数を引き、カソード側へ足すように記述する。なお、順方向電圧が 0.7 ボルト以下の場合にはダイオードは遮断されるので、粒子の移動は全く伴わない。従って、粒子の移動を記述する必要がない。

## 【0056】

また、交点セルは、例えば、3端子の場合には次のようになる。電気回路の場合には交点において、電圧が共通になるとともに出入りする電流の総和がゼロであることの両方を満たさなくてはならない。これは連立式を解く上で必須である。しかし、ここでは、交点セルで記述すべき機能は、接続するパイプ間で粒子数が共通になるということだけである。この交点セルを機能させれば、平衡した状態においては結果として出入りする粒子流（単位時間当たりの粒子数）の総和はゼロとなる。つまり、この粒子モデルでは、粒子数（電圧）が基本的な物理量であって、粒子流（電流）は従属的な物理量であることが判る。

## Case "Y"

```
V_temp=(V(NP(i),t_cell)+V(NM(i),t_cell)+V(N3(i),t_cell))/3
V(NP(i),t_cell)=V_temp
V(NM(i),t_cell)=V_temp
V(N3(i),t_cell)=V_temp
```

電流源セルは、定常状態において一定の電流が流れている状況を再現すればよいので、単位時間当たりの粒子数を両端のパイプに出入りさせればよい。セルのスキャンループを単位時間当たり何回行うかということと電流値は比例関係にあるので、DTA配列に入るべき値は電流値の係数倍となる。最も判りやすい方法は、DTA配列に電流値そのものを入れて、スキャンループは単位時間当たり1回行うと定義することである。

## Case "I"

```
V(NP(i),t_cell)=V(NP(i),t_cell)+DTA(i)
V(NM(i),t_cell)=V(NM(i),t_cell)=DTA(i)
```

次に、これらのセルを使った解析のアルゴリズムについて述べる。

図11は、過渡解析の例を示す流れ図で、プログラムを実行すると、S1にて、配列宣言、すなわち、必要な配列や変数などのメモリ空間を確保し、次に、S2にて、解析したい回路の情報を入力する。ここで入力する回路情報は、一般的な電気回路のサーキットデータとする。

## 【0057】

次に、S3にて、等価セル情報抽出を行い、S4にて、パイプ情報抽出を行う

。すなわち、電気回路のサーキットデータの中には直接素子セルにはならないものも存在するので、一度等価セルの回路情報に展開する。このとき、交点も交点セルに置き換え、今まで交点の位置で共通だったノード番号も交点セルに置き換えることで、ノード番号は別のものになる。このノード番号はパイプの識別として利用する。

#### 【0058】

次に、S5にて、初期値設定を行う。すなわち、シミュレーションを実行する初期の電気的状態を設定する。例えば、コンデンサであれば初期電圧であり、インダクタであれば初期電流となる。初期電圧は、パイプに存在する初期の粒子数を決めるこあり、V配列の初期値を決めるこ意味する。初期電流は、インダクタから流出、流入する初期の単位時間当たりの粒子数をII配列として予め決めておくこ意味する。

#### 【0059】

次にループ構造について述べる。このループ構造中の「各セルで粒子の受け渡し」とは、前述した表1のセルについて、それぞれの属性とそれが持つ固有情報に従って粒子の受け渡しを行うこ意味し、これを全セルについて行っている。

#### 【0060】

第1ループは、ある時刻における回路の定常状態をシミュレートするためのもので、第1ループは始めは粒子の状態が全体として均衡しておらず、何度か繰返すうちに各パイプにおける粒子数と粒子の移動量が収束して行く。所定の収束条件を満たしたとき、この時刻における状態が確定したと見なして第1ループを抜けるようになる。収束の判断材料は、V配列やII配列の全部又は重要な部分を見て第1ループの前回の値と今回の値との差が収束誤差であり、これと所定の収束条件との比較ということになる。

#### 【0061】

第1ループを抜けると、今度は時刻を微小時間だけ前進させて、再び第1ループに戻る。この繰り返しをさせるのが第2ループであり、時刻0から所望の時刻までこのループを繰返すことになる。微小時間進めたときに行うことは、例えば

、インダクタやコンデンサであれば、図5及び図6に示すような等価変換を行っていれば、例えば、図6の(c)に示すようなインダクタ等価モデルの場合は、微小時間進めたときの新たなインピーダンスは、微小時間前の等価モデルに流れた単位時間当たりの粒子数の総和を各II配列と見て計算し、これを新たに電流源  $i_{o1d}$  の固有情報に設定する。また、コンデンサであれば、図5の(b)の等価モデルの電圧源の固有情報を同様にしてV配列の微小時間前の値から算出する。

#### 【0062】

このような過渡解析の場合には、第1ループでの収束が重要であり、第1ループでの収束判断を厳しくする必要がある。この判断を甘くすると、その結果が後の時間の動作へと次々に影響を及ぼすことになる。

#### 【0063】

図12は周期解析の例を示す流れ図で、基本的な流れは上述した過渡解析と同様である。異なる点は過渡解析では第2ループが時刻による判断であったのに対し、この周期解析では周期の終了判断になっている点と、新たに第3ループが組み込まれた点である。

#### 【0064】

この周期解析では、第2ループが終了した時点でとりあえず1周期分のシミュレーションは完了するが、これは与えられた初期条件に対して1周期分の過渡解析を行ったという意味合いである。実際の回路でもそうであるが、初期条件からスタートして周期動作が安定するまでには何サイクルか動作を繰返さないと定常状態にはならない。これはシミュレーションでも同様であり、周期的動作の定常状態を得るには、第3ループで周期を何度も繰り返さなくてはならない。

#### 【0065】

これだけでは過渡解析を繰り返しているに過ぎないが、メリットとしては第1ループ内での収束判断を最初は甘くしても良いということである。つまり、周期の定常解を得る過程は必ずしも過渡的に正しい経緯を辿る必要はなく、むしろ第3ループを多く回して早めに時定数の大きい素子の動作を収束させた方がよい。

#### 【0066】

図13は、上述したシミュレーションを実現するためのシミュレーション装置

の構成を示すブロック図で、シミュレーションユニット11、入力デバイス12、出力デバイス13からなり、入力デバイス12としては、回路接続情報をキー操作により直接入力するキーボードや回路接続情報をファイル形式で保存しておき、前記シミュレーションユニット11にこの保存した回路接続情報を読み込ませるフロッピディスクや光磁気ディスク等の記録媒体がある。また、出力デバイス13としては、モニタ画面表示するディスプレイや印刷出力するプリンタ等がある。

#### 【0067】

前記シミュレーションユニット11は、前記入力デバイス12からの回路接続情報を内部処理に適した情報に変換して取込む入力ユニット14、この入力ユニット14からの情報を記憶装置15の回路情報格納エリア151に書き込み、この書き込んだ情報をもとに等価的なセルのモデルを構築し、その情報をセル配列格納エリア152に保存し、また、これらのセルに接続するパイプ内の粒子数や粒子が単位時間に動いた数などを粒子状況格納エリア153に逐次記憶するとともにこの格納エリア153に初期値をセットするなどの演算処理を行う演算ユニット16及びこの演算ユニット16の演算結果を前記出力デバイス13に適したフォーマットに変換する出力ユニット17を備えている。

#### 【0068】

このような構成のシミュレーション装置を使用して回路動作のシミュレーションを行ったときのモニター画面による出力例を示すと、図14に示すようになる。この出力例は、図9、図10及び表1に示す回路構成のものを図12に示す周期解析の流れ図に従ってシミュレートした結果を示している。画面の左側には入力した回路素子の定数をリスト出力し、画面の右側にはスイッチ周期における見たいノードの電圧、電流波形を表示している。そして、収束判定するための条件を右側上部の4つの窓に表示している。

#### 【0069】

このようなシミュレーション装置を使用することで、回路の動作状況が分かり易く、また、回路の設計を効率良く行うことができる。すなわち、回路動作を基本的にはパイプ内の粒子の移動としてとらえているので、演算の内容は足し算か

引き算であり、割り算が存在しないので、アルゴリズムの本質としてオーバーフローを引き起こすことはない。これにより、どのような回路構成、回路素子の組合せであっても、途中で計算を中断することなく、所定の時間範囲のシミュレーションを実行することができる。

#### 【0070】

なお、パイプに関しては足し算、引き算のみであるが、素子セルに関しては素子の機能によっては割り算が含まれる。例えば、抵抗素子を表わす素子セルの記述では、電流に相当する粒子の移動量を計算するときに抵抗値による割り算を行っている。もし抵抗値にゼロがセットされていれば同じようにオーバーフローとなるが、抵抗値がどのような値かは事前に知ることができ、また、適切な処理も簡単に施せる。すなわち、素子セルの記述さえ確実に行っておけばよく、シミュレーションの方法自体から切り離して考えることができる。

#### 【0071】

なお、フロッピディスクや光磁気ディスク等の記録媒体に、回路接続情報のみでなく、前記シミュレーションユニット11が行うシミュレーション処理のプログラム自体も格納し、最初にシミュレーションユニット11が記録媒体からシミュレーション処理のプログラムを読み込んでから回路接続情報を読み込んで回路動作のシミュレーションを実行するということもできる。

#### 【0072】

##### 【発明の効果】

請求項1乃至7記載の発明によれば、回路動作をパイプ内の粒子の移動としてとらえることにより、回路動作を比較的簡単なアルゴリズムで確実にシミュレーションすることができる回路網のシミュレーション方法を提供できる。

請求項8記載の発明によれば、回路動作をパイプ内の粒子の移動としてとらえることにより、回路動作を比較的簡単なアルゴリズムで確実にシミュレーションすることができる回路網のシミュレーション装置を提供できる。

請求項9記載の発明によれば、コンピュータに、回路動作を比較的簡単なアルゴリズムで確実にシミュレーションさせることができるシミュレーションプログラムを記録したコンピュータ読取り可能な記録媒体を提供できる。

【図面の簡単な説明】

【図1】

本発明の実施の形態における電気回路例を示す図。

【図2】

図1の回路例をパイプを通る粒子モデルとして示す図。

【図3】

電気回路の交点及び同実施の形態における接続パイプを参照するモデル、交点セルのモデルを示す図。

【図4】

同実施の形態におけるダイオードセルのモデルを示す図。

【図5】

コンデンサ及び同実施の形態におけるコンデンサの等価モデルを示す図。

【図6】

インダクタ及び同実施の形態におけるインダクタの等価モデルを示す図。

【図7】

リーケージトランスを示す図。

【図8】

同実施の形態におけるリーケージトランスの等価モデルを示す図。

【図9】

半波電圧共振インバータの回路構成図。

【図10】

同実施の形態における半波電圧共振インバータの等価モデルを示す図。

【図11】

同実施の形態における過渡解析処理を示す流れ図。

【図12】

同実施の形態における周期解析処理を示す流れ図。

【図13】

同実施の形態におけるシミュレーション装置の構成を示すブロック図。

【図14】

同シミュレーション装置での出力例を示す図。

【図 15】

従来の電気回路網の解き方を説明するための回路図。

【図 16】

同電気回路網の演算処理を示す流れ図。

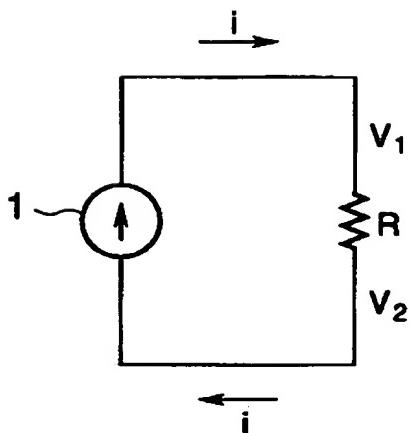
【符号の説明】

1 … 電流源

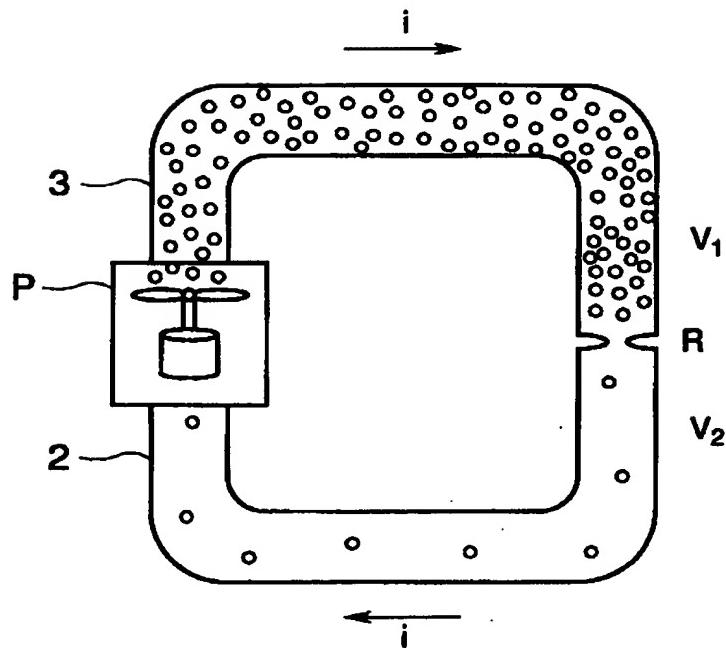
2, 3 … パイプ

R … 抵抗

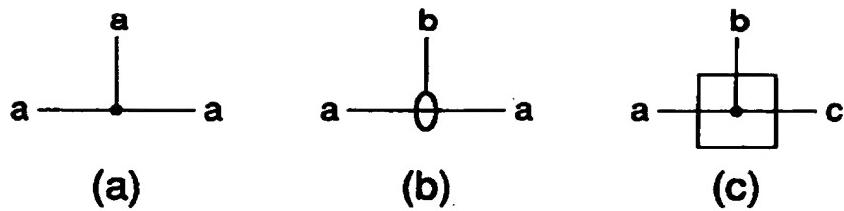
【書類名】 図面  
 【図 1】



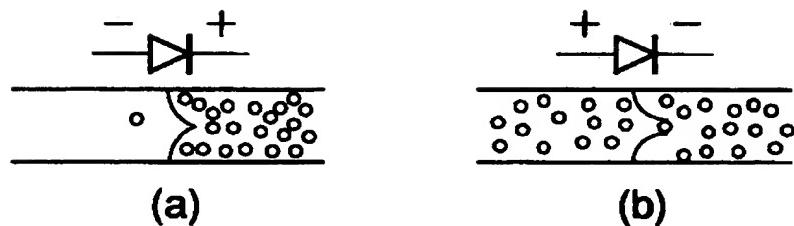
【図 2】



【図3】



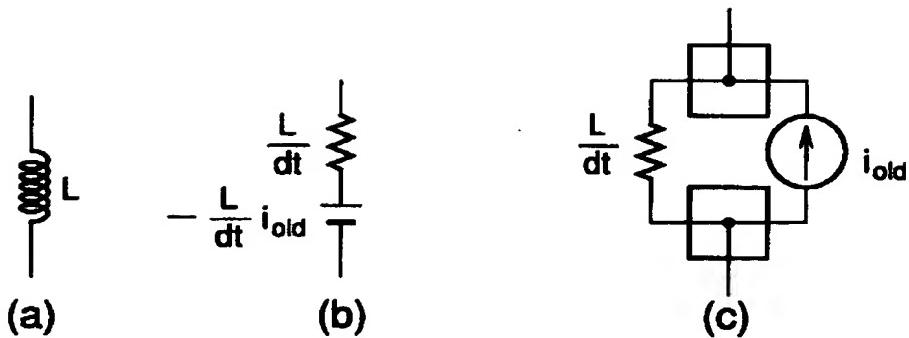
【図4】



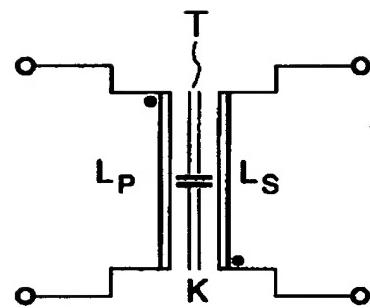
【図5】



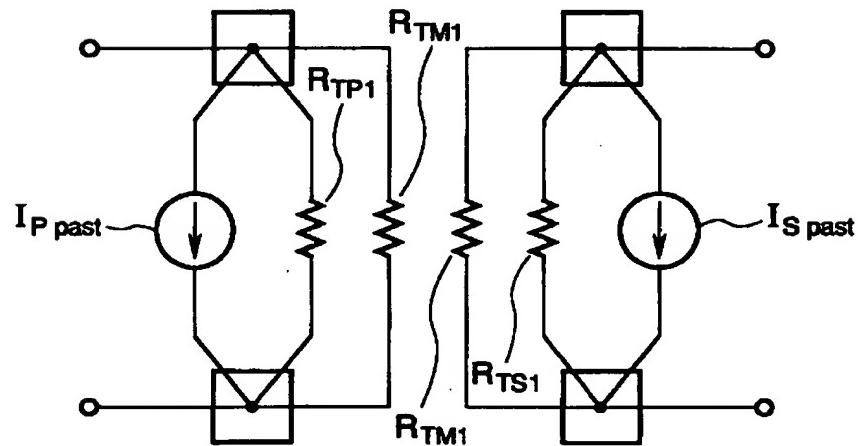
【図 6】



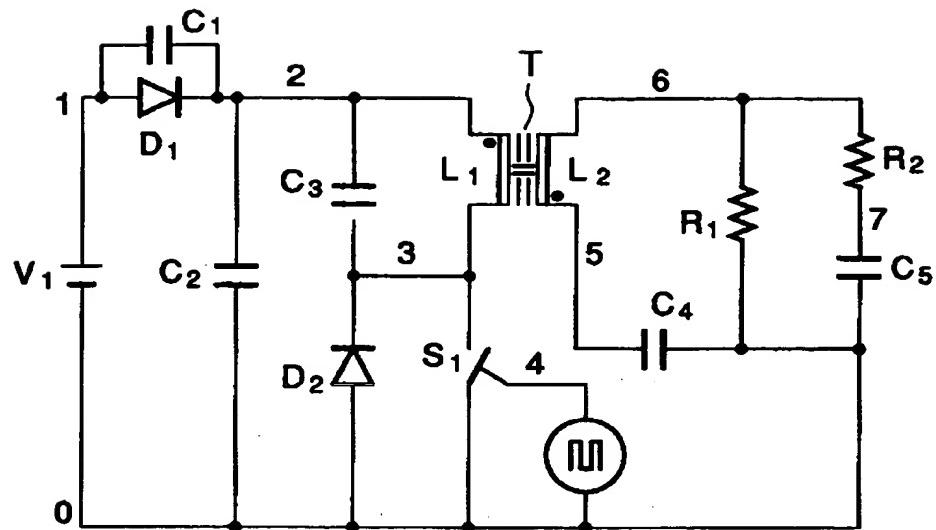
【図 7】



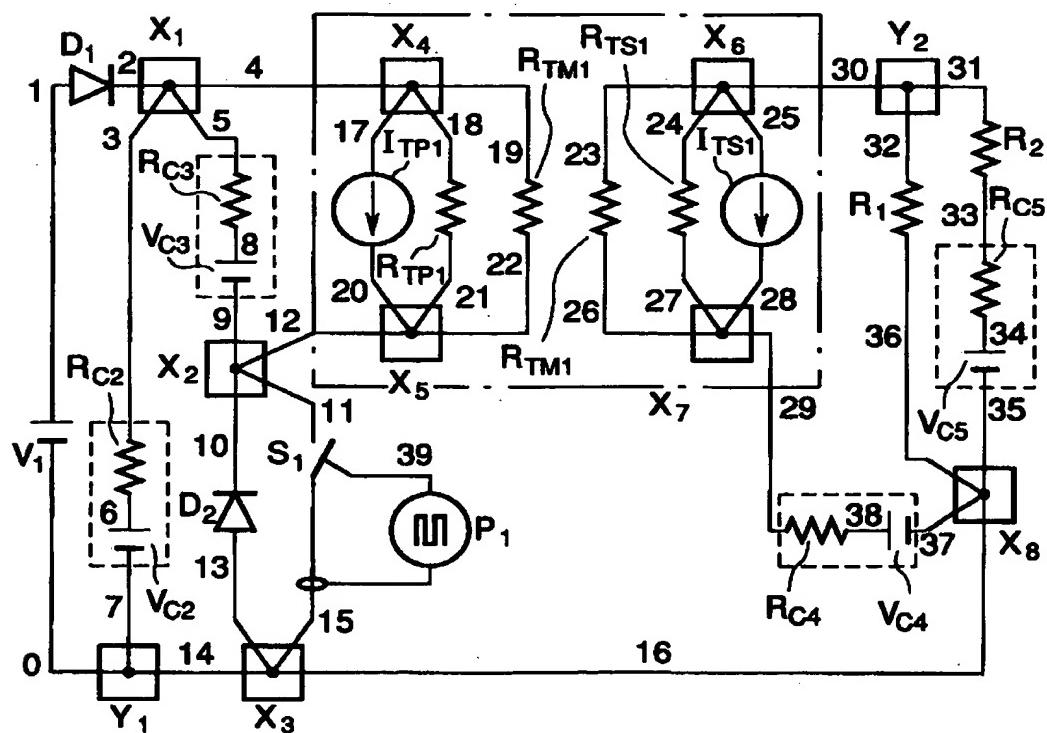
【図 8】



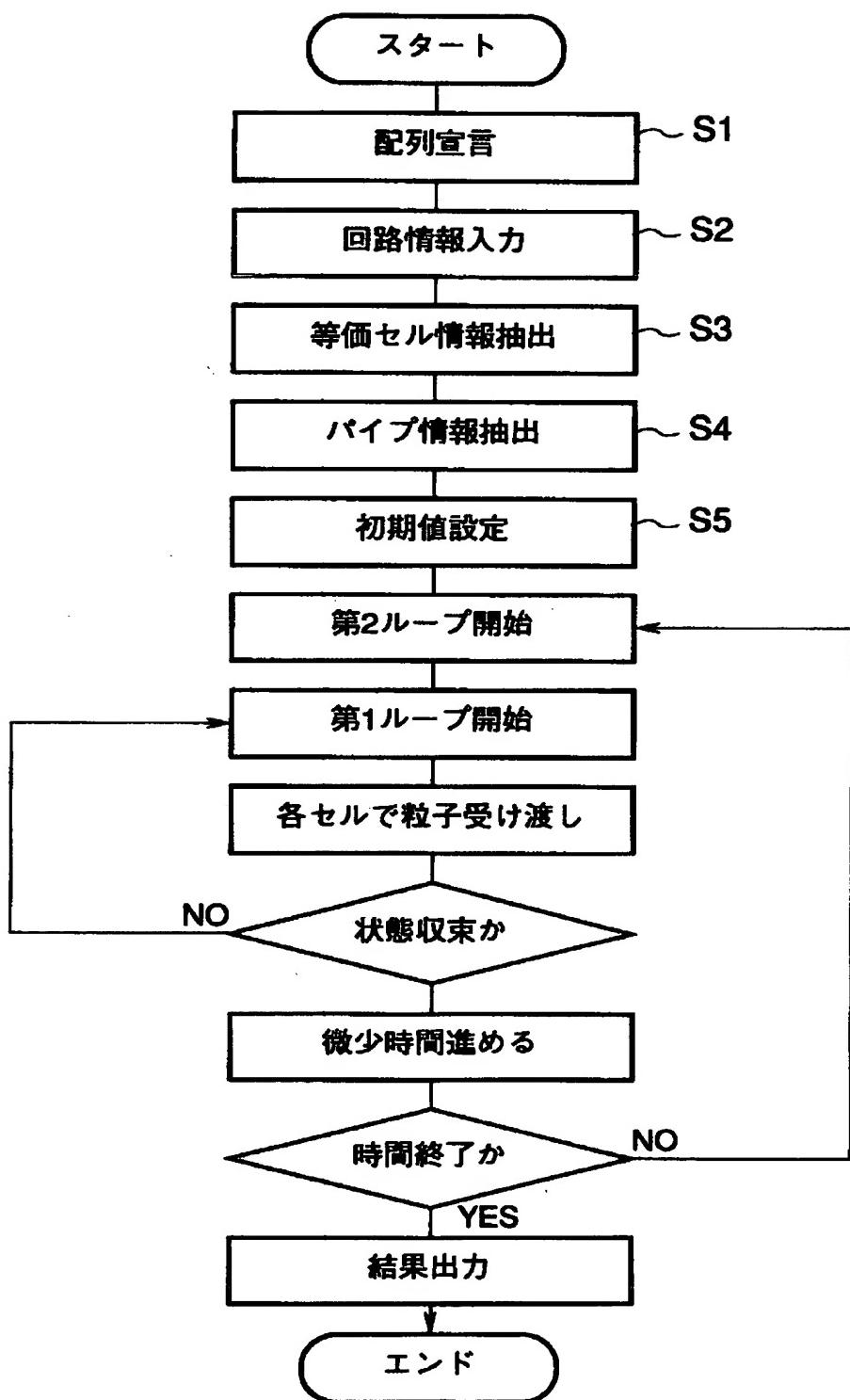
【図9】



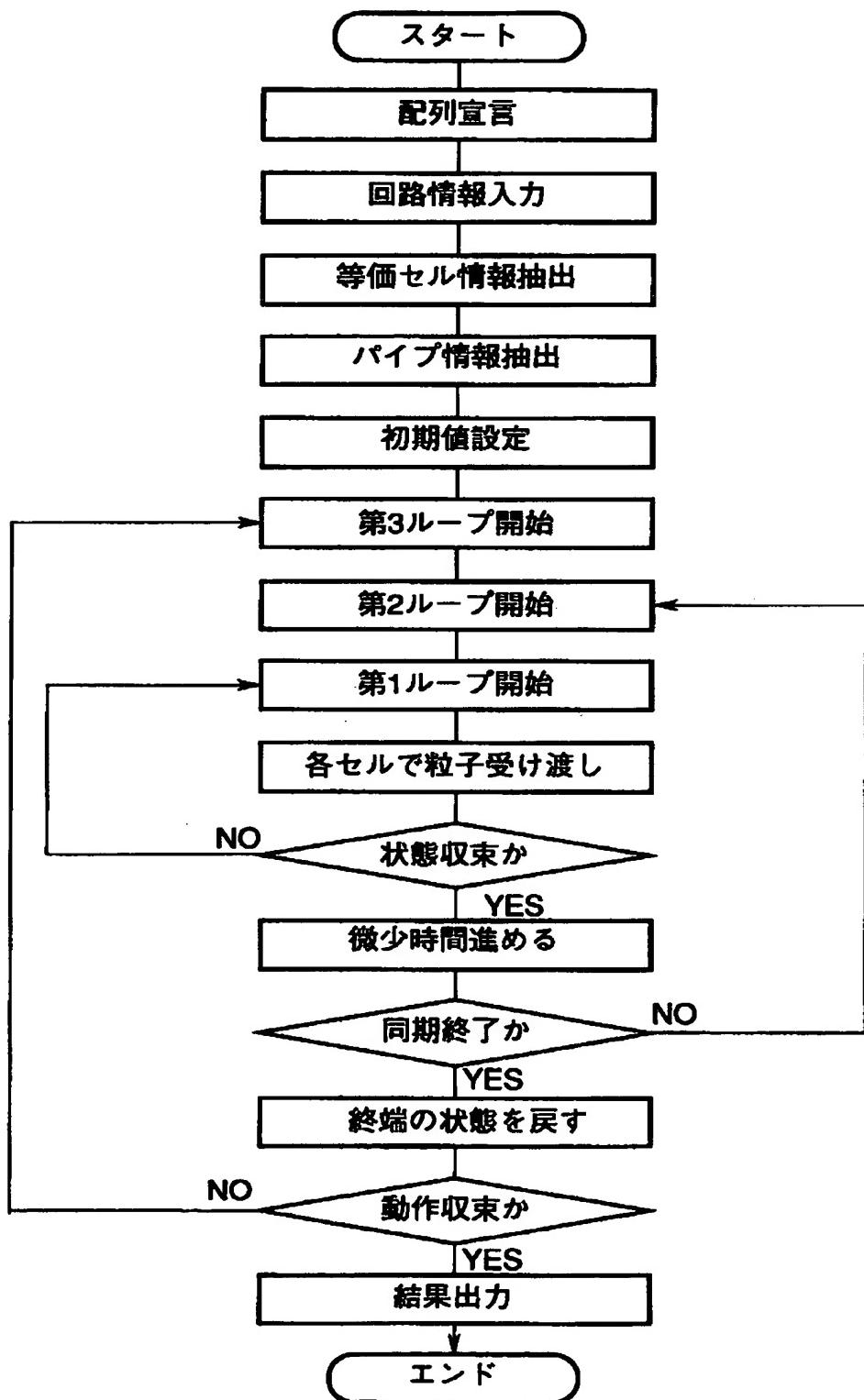
【図10】



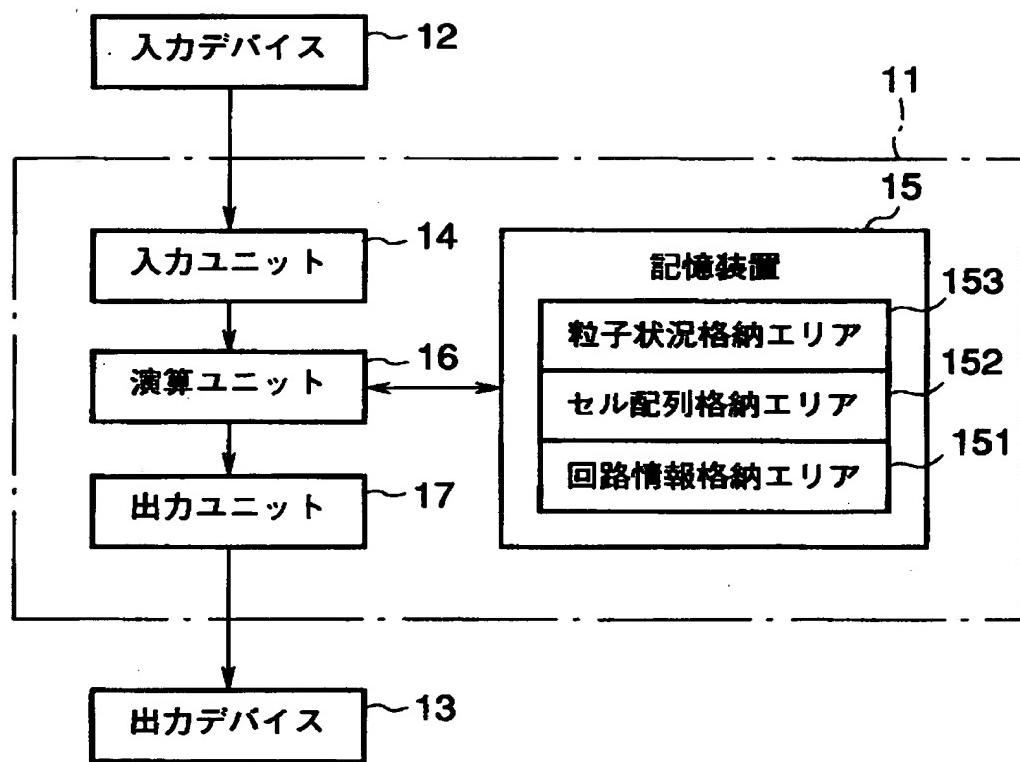
【図11】



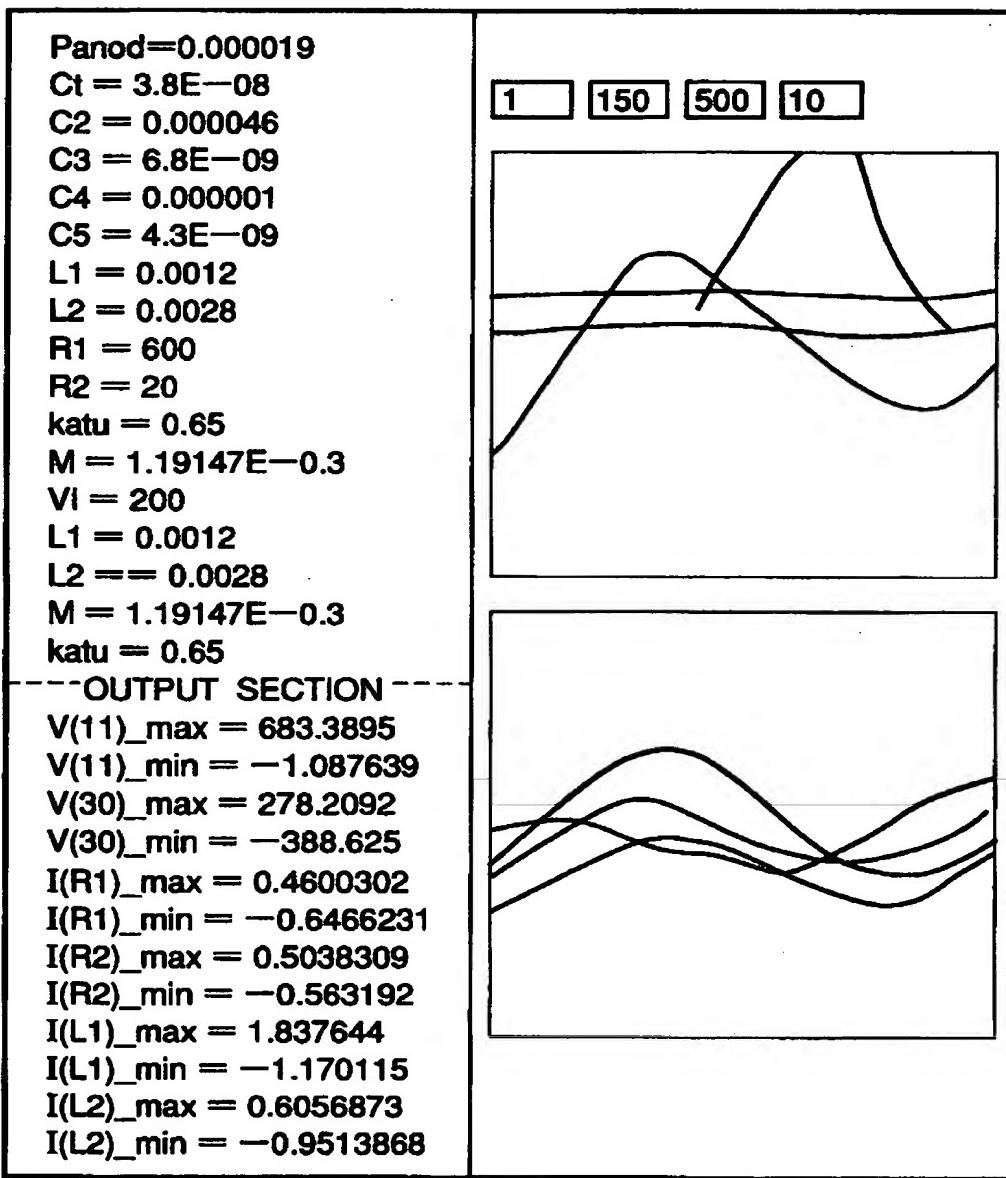
【図12】



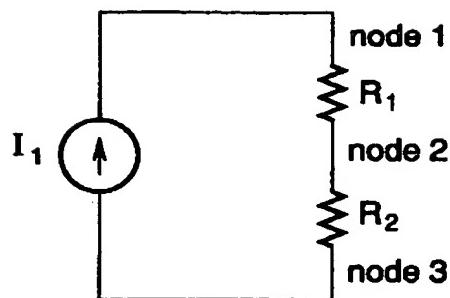
【図13】



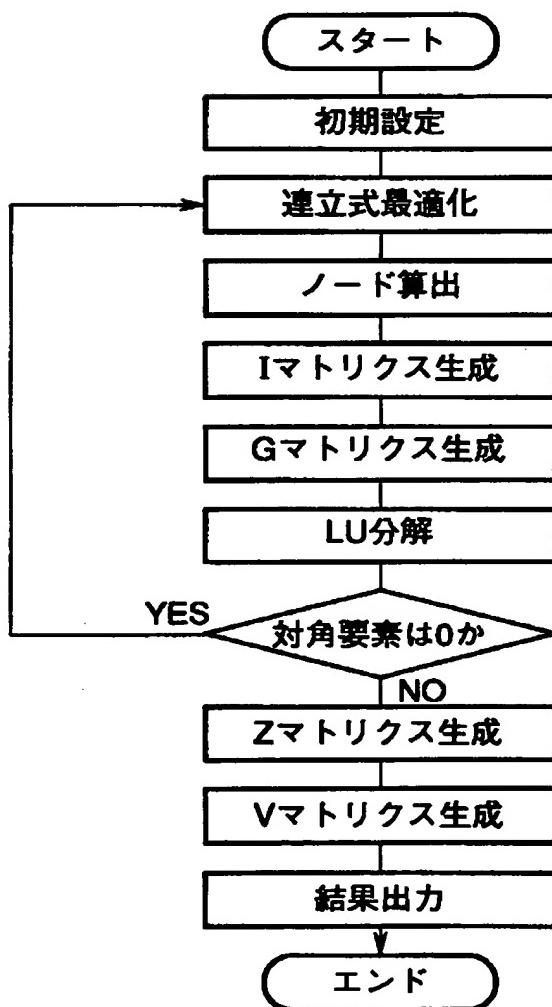
【図 14】



【図15】



【図16】



【書類名】 要約書

【要約】

【課題】 回路動作をパイプ内の粒子の移動としてとらえることにより、回路動作を比較的簡単なアルゴリズムで確実にシミュレーションする。

【解決手段】 電流源に抵抗を接続した閉ループ回路を、ポンプPにパイプ2, 3を接続した構成の粒子モデルとしてとらえ、ポンプPは単位時間当たり所定の粒子を下のパイプ2から拾って上のパイプ3に出すという機能を果たす。また、抵抗Rに相当する機能は上のパイプ3から下のパイプ2への粒子の通りにくさとして表現する。そして、パイプの内容積を単位体積とすれば、パイプ中の粒子の数はそのまま粒子密度を表わすことになる。この粒子密度を電圧に見立てて、単位時間当たりの粒子の移動数を電流と見立てれば、抵抗Rに相当する部分での粒子の通りにくさは物理量として表現することができる。このような粒子モデルを使用して回路動作をシミュレートする。

【選択図】 図2

出願人履歴情報

識別番号 [000003562]

1. 変更年月日 1999年 1月14日

[変更理由] 名称変更

住 所 東京都千代田区神田錦町1丁目1番地

氏 名 東芝テック株式会社